

## СОДЕРЖАНИЕ

Предисловие . . . . .	5
<b>Применение микроэлектроники в вычислительных системах</b>	
Бродзинский А., Использование микроэлектроники в современных вычислительных системах . . . . .	13
Эстрин Г., Микроэлементы в системах обработки информации . . . . .	30
<b>Инженерные проблемы разработки, изготовления и применения интегральных логических элементов</b>	
Силбах В., Вычислительные подсистемы, формируемые на моно-кристаллической пластинке кремния . . . . .	42
Флинн М., Амдал Г., Технические аспекты разработки большой сверхбыстро действующей вычислительной машины . . . . .	58
Рапп А., Комплексные логические схемы на МОП-транзисторах . . . . .	79
Патридж Дж., Хэнли Л., Холл Е., Надежность интегральных схем, применяемых в системах . . . . .	91
Шоулдерс К., Комплексные системы на микроминиатюрных электровакуумных приборах . . . . .	119
<b>Разработка функциональных узлов ЭВМ</b>	
Холланд Дж., Вычислительные машины, построенные по итеративной схеме . . . . .	145
Ледли Р., Уилсон Дж., Разработка логики на основе интегральных схем . . . . .	154
Спендорфер Л., Тоник А., Планарные логические схемы . . . . .	174
<b>Проблемы синтеза сложных интегральных функциональных схем</b>	
Сак Е., Комплексные цифровые интегральные схемы . . . . .	190
Минник Р., Использование матриц с простыми внутренними связями в монолитных цифровых системах . . . . .	204
Минник Р., Матрицы со сложными внутренними связями . . . . .	226
Шорт Р., Каскады с матричной структурой из двухканальных элементов	243